



КМОП 14/16 разрядный умножающий цифро-аналоговый преобразователь

ОСОБЕННОСТИ

- Монотонность во всём температурном диапазоне
- Ввод информации – параллельный или по-байтовый
- 4-х квадрантное умножение
- Малые утечки (<20 нА) во всём температурном диапазоне
- Напряжение питания до +15В
- Корпус Н14.42-1В

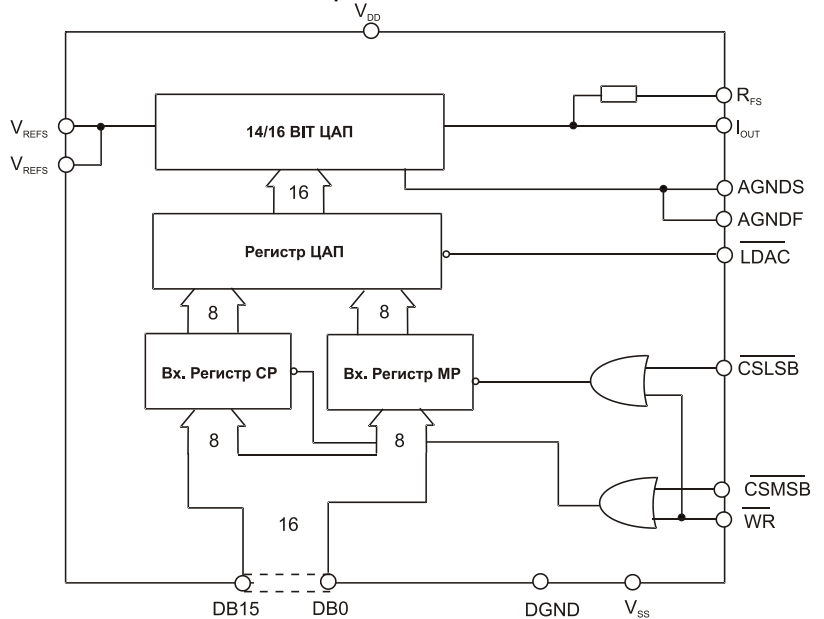
ПРИМЕНЕНИЯ

- Микропроцессорные системы управления
- Цифровая звукозапись
- Прецизионное управление сервоприводами
- Измерительные системы

ОПИСАНИЕ ИЗДЕЛИЯ

572ПА8–14/16-разрядный умножающий КМОП R-2R ЦАП с выходом по току. Для повышения линейности используется лазерная подгонка тонкопленочных резисторов. Для загрузки информации в ЦАП используются стандартные сигналы CS и WR. Информация может загружаться как в параллельном, так и по-байтовом формате с помощью управляющих сигналов CSMSB и CSLSB при использовании двух буферных регистров. Уровни входных сигналов соответствуют уровням ТТЛ и КМОП логики.

ФУНКЦИОНАЛЬНАЯ СХЕМА



Электрические параметры микросхем при приемке и поставке

Параметры нормируются в диапазоне T _{мин} до T _{макс} , V _{DD} = +11,4 В до +15,75 В ¹⁾ , V _{REF} = +10 В, V _{ВЫВ.4} = V _{ВЫВ.5} =0В, V _{SS} = 300мВ, если не указано особо			
Наименование параметра	Норма		Ед. измер.
	Мин.	Макс.	
ТОЧНОСТЬ			
Разрядность	14	16	дв. разр.
Интегральная нелинейность	-1	+1	МЗР
Дифференциальная нелинейность	-0,5	+0,5	МЗР
Погрешность полной шкалы (при измерении используется внутреннее R _{FB} и учитывается влияние тока утечки)	-10	+10	МЗР
Выходной ток утечки, I _{OUT} (Выв.4)			
+25°C (все цифровые входы 0 В)	-5	+5	нА
T _{мин} до T _{макс} (V _{SS} = -300 мВ)	-20	+20	нА
T _{мин} до T _{макс} (V _{SS} = 0 В)	-150	+150	нА
ВХОД ОПОРНОГО СИГНАЛА			
Входное сопротивление, Выв.1	20	40	кОм
ЦИФРОВЫЕ ВХОДЫ			
Напряжение логической "1", V _{ИН}	2,4		В
Напряжение логического "0", V _{ИЛ}		0,8	В
Входной ток, I _{ИН}			
+25°C (V _{ИН} = 0 В или V _{DD})	-1	+1	мкА
T _{мин} до T _{макс} (V _{SS} = -300 мВ)	-10	+10	мкА
Входная ёмкость, C _{ИН} ²⁾		7	пФ
ИСТОЧНИКИ ПИТАНИЯ			
Диапазон положительного напряжения питания, V _{DD}	11,4	15,75	В
Диапазон отрицательного напряжения питания, V _{SS}	-0,5	-0,2	В
Ток потребления от положительного источника питания, I _{DD}			
Все цифр. входы V _{ИЛ} или V _{ИН}		4	мА
Все цифр. входы 0В или V _{DD}		0,5	мА
РАБОЧИЕ ХАРАКТЕРИСТИКИ ПО ПЕРЕМЕННОМУ ТОКУ			
Время установления выходного тока (t _s) (с точностью 0,01% от полной шкалы, R _L =100Ом, C _{ВНЕС.} =13пФ. Регистр ЦАП попеременно загружается всеми "1" и всеми "0".)		1,5 ²⁾	мкс



Информация предварительная

ВРЕМЕННЫЕ ХАРАКТЕРИСТИКИ			
Время установления, t_1 CSC3P или CSM3P до WR +25°C T_{MIN} до T_{MAX}		2)	нс
		2)	нс
Время буферного хранения, t_2 CS C3P или CS M3P до WR +25°C T_{MIN} до T_{MAX}		2)	нс
		2)	нс
Длительность импульса LDAC, t_3 +25°C T_{MIN} до T_{MAX}		170 ²⁾	нс
		240 ²⁾	нс
Длительность импульса записи, t_4 +25°C T_{MIN} до T_{MAX}		170 ²⁾	нс
		240 ²⁾	нс
Время установления данных, t_5 +25°C T_{MIN} до T_{MAX}		140 ²⁾	нс
		180 ²⁾	нс
Время буферного хранения данных, t_6 +25°C T_{MIN} до T_{MAX}		20 ²⁾	нс
		30 ²⁾	нс
ДИАПАЗОН РАБОЧИХ ТЕМПЕРАТУР	-60	+125	°C
Примечания: 1) Технические требования гарантируются при $V_{\text{DD}} = +11,4$ В до $+15,75$ В. При $V_{\text{DD}} = 5$ В изделие функционирует, но возможны отклонения от указанных электрических параметров. 2) Значения параметров уточняются в процессе ОКР. Параметры не измеряются, а гарантируются при проведении функционального контроля ИС.			

Временная диаграмма

